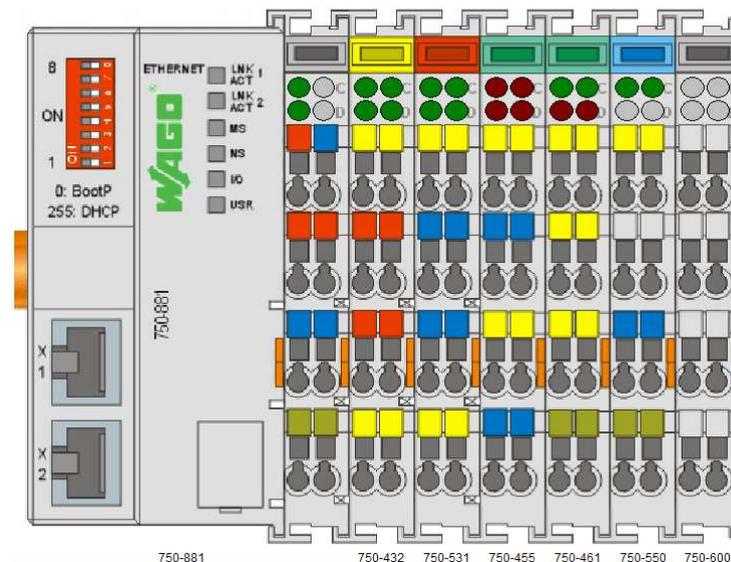


16.5.1 Exemple 1

Le bornier suivant est constitué de :

- 4 entrées TOR (750-432)
- 4 sorties TOR (750-531)
- 4 entrées analogiques 4-20mA (750-455)
- 2 entrées analogiques Pt100 (750-461)
- 2 sorties analogiques 0-10V (750-550)



Dans la table d'entrée, le contrôleur placera d'abord les 4 mots occupés par les entrées 4-20mA, puis les deux mots occupés par les entrées Pt100, et ajoutera dans le mot suivant les 4 bits occupés par les entrées TOR.

Dans la table de sortie, le contrôleur placera d'abord les 2 mots occupés par les sorties 0-10V, puis ajoutera dans le mot suivant les 4 bits occupés par les sorties TOR.

Adr. Interne	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	Adr. Registre	Adr. Modbus
%IW0	750-455, entrée 1																0	400001
%IW1	750-455, entrée 2																1	400002
%IW2	750-455, entrée 3																2	400003
%IW3	750-455, entrée 4																3	400004
%IW4	750-461, entrée 1																4	400005
%IW5	750-461, entrée 2																5	400006
%IW6	750-432																6	400007

Adr. Interne	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	Adr. Registre	Adr. Modbus
%QW0	750-550, sortie 1																512	400513
%QW1	750-550, sortie 2																513	400514
%QW2	750-531																514	400515

16.5.2 Exemple 2

Dans ce second exemple, on a ajouté une borne d'interface série configurable 750-653/003-000, ainsi qu'une borne de 16 sorties TOR 750-1500.



La borne d'interface série est configurée en 5 octets, et occupe donc 3 mots d'entrée (5 octets de données + un octet d'état) et 3 mots de sortie (5 octets de données + un octet de contrôle). Cette interface série étant placée après les entrées analogiques, ses 3 mots d'entrée seront placés après ceux des entrées analogiques, et avant les bits des entrées TOR.

Les bits de la borne 16 sorties 750-1500 sont placés à la suite de ceux de la borne 4 sorties 750-531. Comme le nombre de bits restants dans le mot %QW5 n'étant pas suffisant, le mot %QW6 est automatiquement commencé afin d'accueillir les 4 bits restants.

Table d'entrée																		
Adr. Interne	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	Adr. Registre	Adr. Modbus
%IW0	750-455, entrée 1													0	400001			
%IW1	750-455, entrée 2													1	400002			
%IW2	750-455, entrée 3													2	400003			
%IW3	750-455, entrée 4													3	400004			
%IW4	750-461, entrée 1													4	400005			
%IW5	750-461, entrée 2													5	400006			
%IW6	750-653/003-000 configurée en 5 octets													6	400007			
%IW7														7	400008			
%IW8														8	400009			
%IW9														9	400010			

750-432

Table de sortie																		
Adr. Interne	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	Adr. Registre	Adr. Modbus
%QW0	750-550, sortie 1													512	400513			
%QW1	750-550, sortie 2													513	400514			
%QW2	750-653/003-000 configurée en 5 octets													514	400515			
%QW3														515	400516			
%QW4														516	400517			
%QW5														517	400518			
%QW6	750-1500, sorties 1 à 12											750-1500, sorties 13 à 16		518	400519			